

## نموذج وصف المقرر

1. اسم المقرر					
الالكترونيك الرقمي					
2. كود المقرر					
WBM-41-06					
3. الفصل / السنة					
الفصلي					
4. تاريخ اعداد هذا الوصف					
2024/3/19					
5. اشكال الحضور المتاحة					
اسبوعي (نظري)					
6. عدد الساعات الدراسية ( الكلي) / عدد الوحدات الكلي					
60 ساعة نظري / 3 وحدات					
7. اسم مسؤول المقرر الدراسي					
الاسم: ام د حيدر محمد علي					
الايميل: hayder.alghanami@uowa.edu.iq					
8. اهداف المقرر					
اهداف المادة الدراسية:					
• يوفر وصف المقرر هذا إيجازاً مقتضياً لأهم خصائص المقرر ومخرجات التعلم المتوقعة من الطالب تحق مبرهنأ عما إذا كان قد حقق الاستفادة القصوى من فرص التعلم المتاحة. ولا بد من الربط بينها وبين وصف البرنامج					
1. استراتيجيات التعليم والتعلم					
الاستراتيجية					الاستراتيجية
قدرة الطالب على التحليل ، تطبيق وترتيب المعرفة كي يستطيع فرض الافتراضات والتفسير الى جانب وصف الحلول . القدرة على التعلم البسيط والعميق في استكشاف المعرفة والتركيز على تطبيق المعرفة لحل المشكلات الموجودة . التمييز بان الاختبار يزيد من تحفيز الطالب نحو الدراسة وليس وسيلة عقاب له.					
2. بنية المقرر					
الأسبوع	الساعات	مخرجات التعلم المطلوبة	اسم الوحدة او الموضوع	طريقة التعلم	طريقة التقييم
3-1	12	معرفة تصميم الدوائر الالكترونية الخاصة	Introduction to	محاضرات /	امتحانات /

واجبات / امتحانات سريعة / سمنرات ومناقشات	واجبات / نقاش مفتوح / امثلة واقعية	Digital Electronics; Number Systems and Codes	MUX and DUX تمثيل العدد نفسه في أنظمة العد decimal, octal, ) hexadecimal, (binary وكذلك تحويل الرقم من نظام عد الى اخر	ساعة	
امتحانات / واجبات / امتحانات سريعة / سمنرات ومناقشات	محاضرات / واجبات / نقاش مفتوح / امثلة واقعية الربط العملي	Boolean Algebra and Logic Gates	تعلم البوابات المنطقية (جدول الحقيقة، الرمز، والعمل) وكذلك تعلم الجبر البولياني وال DeMorgan's theorem	12 ساعة	6-4
امتحانات / واجبات / امتحانات سريعة / سمنرات ومناقشات	محاضرات / واجبات / نقاش مفتوح / امثلة واقعية الربط العملي	قواعد طرق كتابة المعادلة المنطقية بشكلها ( SOP, POS	قواعد طرق كتابة المعادلة المنطقية بشكلها ( SOP, POS	4 ساعة	7
امتحانات / واجبات / امتحانات سريعة / سمنرات ومناقشات	محاضرات / واجبات / نقاش مفتوح / امثلة واقعية الربط العملي	Karnaugh maps (2- variables, 3- variables, 4- and 5- variables Don't care	Karnaugh maps (2-variables, 3- variables, 4- and 5- variables Don't care	8 ساعة	9-8
امتحانات / واجبات / امتحانات سريعة / سمنرات ومناقشات	محاضرات / واجبات / نقاش مفتوح / امثلة واقعية الربط العملي	Arithmetic operations (adder, parallel binary adder) half and full adder	Arithmetic operations (adder, parallel binary adder) half and full adder	4 ساعة	10
امتحانات / واجبات / امتحانات سريعة / سمنرات ومناقشات	محاضرات / واجبات / نقاش مفتوح / امثلة واقعية الربط العملي	Combinational Logic Circuit	Design of Combinational Logic Circuit	4 ساعة	11
امتحانات /	محاضرات /	Encoder and	Design of	12	14-12

واجبات / امتحانات سريعة / سمنرات ومناقشات	واجبات / نقاش مفتوح / امثلة واقعية الربط العملي	Decoder, Multiplexer and Demultiplexer	Encoder and Decoder, Multiplexer and Demultiplexer		
امتحانات / واجبات / امتحانات سريعة / سمنرات ومناقشات	محاضرات / واجبات / نقاش مفتوح / امثلة واقعية الربط العملي	Comparator and code conversions	Design Comparator and code conversions	4	15
3. تقييم المقرر					
توزيع الدرجة من 100 على وفق المهام المكلف بها الطالب مثل التحضير اليومي والامتحانات اليومية والشفوية والشهرية والتحريية والتقارير .... الخ					
4. مصادر التعلم والتدريس					
Digital logic and computer Design by Morris Mano		1- الكتب المقررة المطلوبة			
Digital Fundamental by Thomas L. Floyd		2- المراجع الرئيسية (المصادر)			
المجلات العلمية في الاختصاص		1) الكتب والمراجع التي يوصى بها (المجلات العلمية، التقارير، .....)			
مواقع الانترنت المختصة بدراسة المادة		2) المراجع الالكترونية، مواقع الانترنت، .....			